Homework 3 Dry

**Due Date: 1/1/2019 23:30**

Teaching assistant in charge:

1. **Ido Imanuel**

**Important:** the Q&A for the exercise will take place at a public forum Piazza only. Critical updates about the HW will be published in pinned notes in the piazza forum. These notes are mandatory and it is your responsibility to be updated. A number of guidelines to use the forum:

* Read previous Q&A carefully before asking the question; repeated questions will probably go without answers
* Be polite, remember that course staff does this as a service for the students
* You’re not allowed to post any kind of solution and/or source code in the forum as a hint for other students; In case you feel that you have to discuss such a matter, please come to the reception hour
* When posting questions regarding **hw3** , put them in the **hw3** folder

Only the TA in charge can authorize postponements. In case you need a postponement, please fill out the following form: <https://goo.gl/forms/B6hvrILQ2RK88VTH3>

Dry part submission instructions:

1. Please submit the dry part to the electronic submission of the dry part on the course website.
2. The dry part submission must contain a single dry.pdf file containing the following:
   1. The first page should contain the details about the submitters - Name, ID number and email address.
   2. Your answers to the dry part questions.
3. Only typed submissions will be accepted. Scanned handwritten submissions will not be accepted.
4. Only PDF format will be accepted.
5. You do not need to submit anything in the course cell.
6. When you submit, **retain your confirmation code and a copy of the PDF**, in case of technical failure. It is **the only valid proof** of your submission.

הנחיות בנוגע לתרגיל הבית הנוכחי:

1. שימו לב, הקוד הנתון בחלק מקטעי הקוד אינו קוד פורמלי, ולכן אין להתייחס בפתרונכם לבעיות קומפילציה כאלה או אחרות. יש לזהות את מהות השאלה ולענות לפיה.
2. יש **להסביר כל** סעיף עליו אתם עונים. הסבר שכזה תורם לכם להבין יותר טוב את התרגיל, ותורם לנו בלהבין יותר טוב את פתרונכם. **מרבית הניקוד ינתן על סמך הסבר זה**.
3. חלקו האחרון של תרגיל הבית היבש מיועד לפתרון **לאחר** פתרון של החלק הרטוב של תרגיל בית זה. מאידך, לאלו מכם שמסתבכים עם הרטוב, יתכן וניתן להיעזר בחלק זה עבור רמזים.
4. התשובות אותן אנו מחפשים בשאלות "מה יודפס" לא בהכרח יתקבלו עם הרצה אמיתית של הקוד על מחשבכם, כי בשאלה אין אנו נותנים נתונים מפורשים על אורך ה-Time Slice למשל, דבר הקבוע ויחיד אצלכם במחשב האישי. קיימים כמובן שיקולים נוספים. אנו מחפשים תשובה תיאורטית בלבד, עם הסבר מבוסס.
5. **ניקוד בונוס:** מטרת תרגיל הבית (יבש ורטוב) היא להציג בפניכם את עולם הסנכרון. זהו עולם רחב ועמוס בתובנות, ולעיתים (כמו למשל, backtracking ממבוא למדמ"ח) קשה להבין היטב את האלגוריתמיקה מאחוריו. חשוב אפוא שתתאמנו על כך, כך שחווית הבחינה תעבור באופן חלק. מכאן, אנו כן ממליצים להתמודד עם סעיפי **כתיבת** מנגנוני הסנכרון בחלק היבש, למרות שמטלה זו קשה יותר **מההבנה** של מנגנוני סנכרון מקולקלים. בגלל הקושי היחסי, סעיפים אלו סומנו כסעיפי בונוס. הניקוד המקסימלי הניתן לצבור בחלק היבש של תרגיל בית זה הוא **114**. במידה וציונכם בתרגיל היבש עלה מעבר ל-100, גם התוספת תשוקלל במיצוע הכללי של של שיעורי הבית.

**חלק ראשון: זיהוי כשלי סנכרון**

תזכורת: תכונות הקטע הקריטי

**תכונות הכרחיות:**

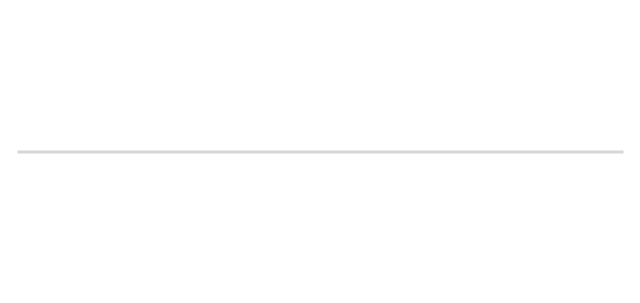
1. **Mutual Exclusion – מניעה הדדית** – בכל רגע נתון, לא יכול להיות יותר מחוט אחד בתוך הקטע הקריטי (הדבר שקול לכך שהקטע הקריטי הופך לנקודת **סריאליזציה** במסלולי הביצוע).
2. **Progress – התקדמות** - אם יש חוטים שרוצים לבצע את הקטע הקריטי, לבסוף חוט **כלשהו** יצליח להיכנס. ישנה התקדמות – אין Deadlock/Livelock.

**תכונות רצויות:**

1. **Fairness – הוגנות –** אם יש חוט **שרוצה** לבצע את הקטע הקריטי, **הוא** לבסוף יצליח. אין הרעבה.

הרחבות על הדרישה:

* + **Bounded Waiting –** הגדרת **חסם** למספר הפעמים שחוטים אחרים ייכנסו לקטע הקריטי לפני החוט הנוכחי.
  + **Order –** יש סדר ברור וידוע לזמני הכניסה של החוטים הנכנסים לקטע הקריטי. דוגמה לסדר אפשרי: FIFO.



* 1. אילו תכונות של הקטע הקריטי מפר המימוש הבא כאשר משתמשים בו במערכת עם נפילות חוטים, ולמה? הניחו שהקוד רץ על מעבד יחיד.

**נפילת חוטים:** חוט יכול ליפול באופן פתאומי, כתוצאה מחריגה למשל.   
עיקרון הmutual exclusion נפגע – כל חוט אשר לא נעל את המנעול (לא נמצא בלולאה) יכול לשחרר אותו תחילה (אין מניעה לכך) ולאחר מכן לנעול את עצמו – לכן יהיה יותר מחוט אחד שמריץ את הקטע קוד הקריטי.  
עיקרון ההתקדמות מופר במימוש זה. נקח לדוגמה חוט אשר נעל את המנעול (lockVal=0) ונפל באמצע הקוד הקריטי. אף אחד לא ידאג לשחרר את המנעול, כי נניח יש לנו עוד 99 חוטים שנכנסו בזמן של החוט שנפל ועשו lock (לכן הם ממתינים בלולאת while), לכן יווצר Deadlock, שכן אף אחד לא יוכל לשחרר את המנעול (נניח כי אין חוטים נוספים המגיעים אשר עושים Unlock).  
\*גם הorder נפגע – לציין?

* 1. במימוש קיימת בעיית Performance, הגורמת לחוסר יעילות של זמן המעבד. ניתן להניח שהקטע הקריטי עליו המנעול מגן הינו קטע ארוך וכבד חישובית. היכן היא? האם הבעיה עדיין קימת אם הקטע היה קצר ומהיר?  
     מכיוון שרק חוט אחד יכול לבצע את הקוד הקריטי, כל שאר החוטים אשר יכנסו (אין מגבלה על כמו החוטים), יווצר צוואר בקבוק גדול מאוד, כולם ימתינו למנעול. בעצם, בקטע קוד ארוך, כל שאר החוטים הללו ישהו את עבודתם (במקום לבצע משימה אחרת). עבור קטע קוד קצר – זה תלוי. אם יש הרבה מאוד תהליכים שנכנסו במקביל, אנחנו עדיין בבעיה – רק חוט אחד יכול להיכנס בלכ פעם ולכן עדיין יהיו חוטים אשר יצטרכו לחכות הרבה מאוד זמן.

class lock {

bool lockVal;

public:

lock(bool initVal) { lockVal = initVal;}

void lock(){

while(AtomicCompareAndSwap(&lockVal,0)==0){}

}

void unlock(){

lockVal = 1;

}

1. ממשים מנעול חדש שעובד כדלקמן. בזמן ניסיון נעילה, המנעול תומך ב-Timeout אותו ממשים על ידי מונה בצורה הבאה: במידה והחוטים במערכת מנסים לתפוס את המנעול MAX\_ITER פעמים, אך המנעול אינו שוחרר במהלך ניסיונות אלו, המנעול ישוחרר. שימו לב ש-MAX\_ITER הינו define גלובלי הידוע לכל החוטים. תיאור בפסודו קוד של מימוש ה-Timeout נתון בקטע הקוד הבא:

**while**( mutex is locked ) {

**if** (mutex wasn’t released yet)

count++;

**else**

count =0;

**if**( cnt == MAX\_ITER)

unlock mutex

}

הניחו מערכת עם מעבד יחיד ואפשרות לנפילת חוטים פתאומית. הניחו שה-Mutex מומש **בעזרת תור** ושומר על סדר הכניסות אליו (FIFO). זהו אגב, נקרא מנעול "הוגן". אילו תכונות של הקטע הקריטי מופרות פה?   
עיקרון הMutual exclusion נפגע – נניח וישנו חוט כלשהוא שרץ הרבה מאוד זמן בקטע קוד הקריטי והגיע לסף הmax\_iter. כעת, חוט אחר ישחרר את המנעול ולפיכך יהיו 2 חוטים אשר יריצו את הקוד הקריטי.  
עיקרון הorder נפגע, שכן הרבה מאוד חוטים יכולים לרוץ על הcount (הוא לא ממומש כקטע קוד קריטי) ולאחריו לשחרר ביחד את המנעול ולהריץ את הקוד.

1. בהנחה שהקוד מורץ על מעבד יחיד, הסבר מה ידפיס הקוד הבא, ולמה ?

int sum=0;

pthread\_mutex\_t mutex=PTHREAD\_MUTEX\_INITIALIZER;

int ids[10]={1,2,3,4,5,6,7,8,9,10};

void\* thread\_workload(void \*threadID){

int\* p\_val = (int\*) threadID;

pthread\_mutex\_lock(&mutex);

sum += \*p\_val;

pthread\_mutex\_unlock(&mutex);

}

int main(){

pthread\_t t;

int i;

for(i=0;i<10;++i)

pthread\_create(&t,NULL, thread\_workload,(void\*)(ids+i));

pthread\_join(t,(void\*\*(&i));

printf(“%d\n”, sum);

return 0;

}

כיוון שמבוצע join רק על החוט האחרון (חוט מס' 10), מובטח שחוט זה יסיים את עבודתו, אך לא מובטח לנו ששאר החוטים יסיימו את עבודתם עד להדפסת הסכום. לכן הסכום שיודפס אינו צפוי, ונמצא בטווח 10(thread\_wotkload עבור החוט ה-10) עד 55.

1. בהנחה שהקוד מורץ על מעבד יחיד, הסבר מה ידפיס הקוד הבא, ולמה ? התשובה צריכה להיות מורכבת מערך מקסימלי אפשרי וערך מינימלי אפשרי, עם תרחיש אפשרי לכל אחד. ניתן להניח שפעולות store ו-load מתבצעות באופן אטומי (זוהי הנחה בקורס בנוגע לכל פקודות האסמבלר למיניהן)

int result;

void\* do\_calc();

int i;

for(i=0; i<100 ; ++i)

result=result+1;

int main(){

pthread\_t threads[2];

int i;

result =0;

for(i=0;i<2;++i)

pthread\_create(&threads[i],NULL,do\_calc,NULL);

for(i=0;i<2;++i)

pthread\_join(threads[i],NULL);

printf(“%d\n”, result); return 0;

{

כיוון שאין הגנה על result, וכיוון שהעלאה של result ב1 אינה אטומית- כלומר מתפרקת למספר פקודות מכונה, אשר בינהם יכולה להתבצע החלפת קשר שתגרום להכנסת אותו ערך result בשני החוטים ולכן 'תתפספס' העלאה ערך אחת, במצב המינימלי- בכל שתי העלאות ערך מקבילות, העלאת ערכו של result תתבצע בפועל רק פעם אחת.  
לכן במצב זה יודפס: **100** (שקול לריצה אחת יחידה של do\_calc)  
במצב המקסימלי- לא יתבצעו החלפות הקשר בזמן העלאת ערכו של result ולכן הפונקציה do\_calc תתבצע במלואה פעמיים (פעם אחת מלאה בכל חוט) והערך שיודפס במצב זה: 100+100= **200**.

1. הסבירו למה אין צורך להגן על sum בעזרת משתנה סנכרון כמו Mutex או Semaphore.

int sum = 0;

if(fork()) {

sum = sum + 5;

} else {

sum = sum + 1;

}

למדנו שבfork מוקצה לבן זכרון שונה משל האב אשר מועתקים אליו המשתנים הקיימים אצל האב, לכן כתיבה אל sum בבן לא תשפיע על הsum של האב ולהיפך (ללא קשר למנעולים).

**חלק שני: Singlephore**

לרוב מנגנוני הסנכרון עליהם למדתם, קיימים לפחות שתי פעולות. מנעולים פשוטים תומכים ב-lock ו-unlock. משתני תנאי תומכים ב-wait ו-signal, וסמפורים ב-up ו-down או בשמם המקורי בספרות, P ו-V.

בתרגיל זה תעבדו עם מנגנון סנכרון שלו **תמיכה רק בפעולה אחת ויחידה**, ונקרא – **singlephore**.

**הגדרת פעולות של המנגנון:**

typedef struct singlephore {

int value;

} singlephore;

// Initialize the singlephore to value 0.

void singlephore\_init(singlephore \* h) {

h->value = 0;

}

// Block until the singlephore has value >= bound, then atomically increment its value by delta.

void H(singlephore \* h, int bound, int delta) {

// This is pseudocode; a real singlephore implementation would block, not

// spin, and would ensure that the test and the increment happen in one

// atomic step.

while (h->value < bound) {

sched\_yield();

}

h->value += delta;

}

ברגע שה-singlephore אותחל, קוד אפליקציה יגש אליו רק דרך הפעולה H.

1. ממש מנעול למניעה הדדית בעזרת singlephore. מלא את תבניות הקוד הבאות:

typedef struct mutex {

singlephore h;

} mutex;

void mutex\_init(mutex\* m) {

*//TODO*

singlephore\_init(m->h);

}

void mutex\_lock(mutex\* m) {

*//TODO*

H(m->h,0,-1);

}

void mutex\_unlock(mutex\* m) {

*//TODO*

H(m->h,-1,1);

**{**

1. **סעיף בונוס** (**7 נקודות**): ממש משתנה תנאי בעזרת singlephore ו-mutex (שכבר מימשתם). מלא את תבניות   
   הקוד הבאות: (שימו לב, הסעיף הבא **אינו** סעיף בונוס, אך יכול לעזור לפתרון סעיף זה).

typedef struct condvar {

mutex m;

singlephore h;

*//TODO*

} condvar;

// Initilize the condition variable

void cond\_init(condvar\* c) {

*//TODO*

}

// Signal the condition variable

void cond\_signal(condvar\* c) {

*//TODO*

}

// Block until the condition variable is signaled. The mutex m must be locked by the

// current thread. It is unlocked before the wait begins and re-locked after the wait

// ends. There are no sleep-wakeup race conditions: if thread 1 has m locked and

// executes cond\_wait(c,m), no other thread is waiting on c, and thread 2 executes

// mutex\_lock(m); cond\_signal(c); mutex\_unlock(m), then thread 1 will always recieve the

// signal (i.e., wake up).

void cond\_wait(condvar\* c, mutex\* m) {

*//TODO*

}

**רמזים:**

1. אם אין חוט שמחכה על משתנה התנאי c, אז cond\_signal(c) לא יעשה דבר.
2. הנח ש-N חוטים ממתינים על משתנה התנאי c. אז N קריאות ל- cond\_signal(c) הם תנאי הכרחי ומספיק על מנת להעיר את כולם.
3. יתכן ותוכל להיעזר בסעיף הבא כדי למצוא את הפתרון הנכון
4. ניתן ורצוי להשתמש בקבוע INT\_MIN, הערך הנמוך ביותר ש-integer יכול לקבל.
5. ירמיהו החרוץ מתלמידי הקורס, סיפק את הפתרון הבא לסעיף ב':

typedef struct condvar {

singlephore h;

} condvar;

void cond\_init(condvar\* c) {

singlephore\_init(&c->h);

}

void cond\_signal(condvar\* c) {

H(&c->h, INT\_MIN, 1);

}

void cond\_wait(condvar\* c, mutex\* m) {

mutex\_unlock(m);

H(&c->h, 0, -1);

mutex\_lock(m);

}

מה לא תקין בפתרון? הראו תרחיש אפשרי בו פתרון זה לא עומד בתנאים של סעיף ב'.

**חלק שלישי: ניתוח של החלק הרטוב**

**חלק זה מבוסס על חלקו הרטוב של תרגיל בית 3, ומיועד לפתרון לאחר סיום חלק זה. במידה והסתבכתם, ניתן גם להיעזר בחלק זה לשם פתרון החלק הרטוב.**

1. פיראס החרוץ מתלמידי הקורס ביסס מנגנון סנכרון בין Producer-Consumer שלו הוא קרא “Barrier”:

class Barrier {

private:

int working;

public:

Barrier(){

working =0;

}

increase(){

working++;

decrease(){

working--;

}

wait(){

while(working!=0){}

}

} ;

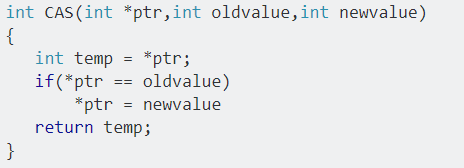
השימוש במנגנון היה כדלקמן:

****

****

**הנחות:**

1. חלק מהפסודו קוד שניתן לכם במסגרת התרגיל הרטוב הושמט. השאלה מתייחסת רק למנגנון הסנכרון.
2. התור מעלה הינו אותו תור יצרן-צרכן שהתבקשתם לממש בתרגיל הרטוב.
3. job הינו struct אשר מתאר לחוט כלשהו את גבולות הגזרה עליהם עליו לרוץ.
4. M הינו מספר העבודות הכולל שיש לחשב ב-generation t.
5. הסבירו את כוונותיו של פיראס – איך היה אמור המנגנון לעבוד?
6. במימוש זה מספר בעיות Correctness.
   1. מצאו בעיה אחת של Race Condition בפתרון. הסבירו.
   2. תארו תרחיש שבו מופר ה-Mutual Exclusion. דהיינו, חישוב הלוח curr טרם הסתיים, וה-Producer מבצע למרות זאת את ה-swap של הלוחות.
   3. תארו שני תרחישים שונים בהם יתכן Deadlock בפתרון.
7. תקנו את class Barrier ואת הפסודו קוד של היצרן-צרכן כך שכל בעיות ה-Correctness יפתרו. אין לשנות את מתווה הפתרון של פיראס באופן מהותי ואין להשתמש בפעולות אטומיות.
8. בהתייחסות לסעיף ג: מנגנון סנכרון זה נקרא "מונה משותף", ואינו מוצלח במיוחד ממבט של בביצועים – Performance. הסבר מדוע.
9. **בונוס (7 נקודות):** בנו Barrier אחר, המבוסס על שני מערכים בינריים של באורך N, הפותרים יחדיו את בעיית הסנכרון. על המימוש **לא** להשתמש במנעולים מכל סוג, אך יכול לנצל את הפעולה **האטומית** CompareAndSwap, הנתונה לכם מטה. הניחו שפעולה זו ממומשת **בחומרה**, ולא בתוכנה, כיאה לפעולות אטומיות אחרות. הסבירו למה פתרון זה עדיף מבחינת Performance.



1. **ביצועים וחוק אמדל**

נניח אלגוריתם A המורכב ממספר רב של עבודות 

לנוחיתכם, מושגים נפוצים לניתוח Performance של האלגוריתם:

* + - **Latency(A)** – זמן החישוב הכולל של האלגוריתם A
    - **Latency(j)** – זמן החישוב הכולל של עבודה j
    - **Turnaround Time(j)** – זמן החישוב + זמן ההמתנה בתור של עבודה j
    - **Throughput – תפוקה** – מספר העבודות המסתיימות ביחידת זמן

**בשאלה זו יש לצייר מספר גרפים, ולהסבירם. על הגרפים לכלול כותרת, מקרא, שמות צירים והסבר קצר על מה התקבל בגרף ולמה.**

1. הניחו ש-A ניתן למקבול באופן מלא. ציירו גרף **איכותי** של ה-Latency(A) כתלות במספר החוטים N, עפ"י חזונו של אמדל (Amdahl)

**הגרף מופיע בסעיף ב' (s=0)  
הסבר עבור s=0, מצב בו יש מקביליות מלאה: ניתן לראות כי מכל העקומים, העקום שבו s=0 נקבל את הירידה החדה ביותר של העקום, שכן קצב סיום כל עבודה גדל מאוד ולפיכך זמן הסיום יורד בצורה חדה, עד שמגיעים לנקודה ממנה השיפורים נעשים לעדינים יותר.**

1. הוסיפו לגרף בסעיף (א) מעלה עקומים המתארים גם A סריאלי לחלוטין, ו- A המורכב מחלק של  שניתן למקבול.

**הנחנו שרירותית כי הזמן עבור חוט אחד לוקח 4 שניות (כלומר T1=4):**

**נשים לב כי עתה, בנוסף לs=0, במצב שבו יש מקביליות מלאה, ישנם גם עקומים נוספים, בהם ערך s יורד ברבע בכל פעם עד שמגיעים לs=1 מצב בו אין מקביליות כלל. ניתן לראות שככל שאנחנו מורידים את ערכו של s, זמן ביצוע כל עבודה גדל בהשוואה לs נמוך יותר ולכן הLatency יותר גדול. בs=1 נקבל גרף קבוע שכן אין מקביליות כלל.**

1. עתה נתפנה לנתח את התוצאות המתקבלות מהאלגוריתם שכתבתם בחלקו הרטוב של התרגיל.

נגדיר את A כחישוב לוח משחק יחיד, פעולה הנעשת ע"י N חוטים במקביל. נגדיר חישוב כל Tile כעבודה j. הריצו שלושה עומסים שונים על המערכת: small.txt, mid.txt, big.txt וציירו לכל אחד שני גרפים:

* + 1. גרף של Latency(A) Average כתלות במספר החוטים N.
    2. גרף של Average Latency(j)כתלות במספר החוטים N.
  + יש תחילה לכבות את דגל ההדפסה print\_on על מנת שהזמנים השונים לא יושפעו מתהליך ההדפסה. יש להעביר לארגומנט האחרון ל-main N במקום Y.
  + יש להריץ כל קוניפגורציה ל-100 Generations, עם מספר חוטים משתנה: , ולהשתמש ב-Avg Gen Time ו-Avg Tile Time המתקבל ב-results.csv. ניתן לכתוב סקריפט bash קצר לביצוע דבר זה.
  + ניתן לטעון קבצי CSV (Comma Seperated File) ישירות לאקסל באופן פשוט וקל ע"י פקודת Import.

1. נתחו את הגרפים שהתקבלו באופן **מעמיק.** הניחו בניתוח שהחישוב מבוצע על מעבד יחיד**.**

שאלות מכווינות אליהם התייחסו בניתוח:

* 1. האם בחלקים מסוימים ניתן לראות מגמה כזאת או אחרת? עליה/ירידה/קו שטוח ? ממה הדבר נובע לדעתכם?
  2. מהו מספר החוטים האידיאלי לכל עומס ? הסבירו סיבות לכך.
  3. האם בהכרח זמן החישוב היה משתפר אם היינו מוסיפים **מעבדים** נוספים?
  4. השוו בין הגרפים של העומס הקטן, גדול ובינוני. במידה ויש שוני, ממה נובע השוני בין הגרפים של העומסים השונים?
  5. האם הגרף מתנהג כמו אחד הגרפים שהתקבלו בסעיפים א',ב' באופן גס? אם כן, כמה מקבילי אתם מעריכים שהקוד שלכם?

**שימו לב**: הגרפים שיתקבלו בסעיף זה יכולים להיות שונים ומגוונים. לא בהכרח שהגרפים יסתדרו עם הציפיות שלכם. במידה ומתקבלים גרפים המתארים התנהגות לא "מקבילית" – בדקו את מימושכם עד שהשתכנעתם שהוא סביר. בכל מצב, הצדיקו את הגרפים שהתקבלו עם טיעונים איכותיים. הניקוד בחלק זה ינתן עבור הסברים משכנעים של התוצאות בגרף, המראים הבנה של החומר ושיקולי המערכת.